

JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number:

60008753 A

(43) Date of publication of application: 17.01.1985

(51) Int. CI

G01P 3/42

F16H 5/42

(21) Application number:

58117226

(22) Date of filing:

29.06.1983

(71) Applicant: ISUZU MOTORS LTD

FUJITSU LTD

HATTORI TOSHIHIRO (72) Inventor:

> **SAITO HIDEO KASAI HITOSHI ASAKI YASUYOSHI**

(54) MEASURING METHOD OF CAR SPEED IN **ELECTRONIC AUTOMATIC SPEED CHANGE GEAR**

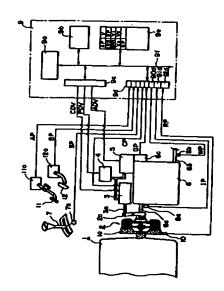
(57) Abstract:

PURPOSE: To make a correct measurement of car speed possible to prevent an erroneous optimum speed change stage from being selected, by obtaining car speeds on a basis of the number of rotation of an input shaft, the number of rotation of an engine, and the number of rotation of a driving shaft and determining the car speed by majority logic.

CONSTITUTION: An input shaft rotation sensor 8a detects teeth of a gear of an input shaft 6a by magnetic detection, and an engine rotation sensor 10 detects a projection of a fly-wheel 1a, and a driving shaft rotation (car speed) sensor 8b outputs a pulse by the rotation of a gear provided on a driving shaft 6b. Intervals W₁, W₂, and W₃ of pulses of sensors 8a, 8b, and 10 respectively, are measured by counters 90d, 91d, and 92, and a processor 9a uses pulse intervals W1, W2, and W3 and a speed rate (m) of the current speed change stage of a speed change gear 6 to operated

the first car speed V₁, the second car speed V₂, and the third car speed V₃. The processor 9a determines a true car speed V by majority logic.

COPYRIGHT: (C)1985,JPO&Japio



(19) 日本国特許庁 (JP)

①特許出願公開

⑫ 公開特許公報 (A)

昭60-8753

①Int. Cl.4G 01 P 3/42F 16 H 5/42

識別記号

庁内整理番号 8104-2F 7331-3 J

砂公開 昭和60年(1985)1月17日

発明の数 1 審査請求 未請求

(全 7 頁)

図電子自動変速機の車速計測法

②特 願 昭58-117226

②出 願 昭58(1983)6月29日

⑰発 明 者 服部俊宏

綾瀬市上土棚927メゾン広田B

-504

⑫発 明 者 斎藤英夫

平塚市黒部丘17-19

⑩発 明 者 笠井仁

川崎市中原区上小田中1015番地

富士通株式会社内

⑩発 明 者 浅木靖嘉

川崎市中原区上小田中1015番地

富士通株式会社内

⑪出 願 人 いすゞ自動車株式会社

東京都品川区南大井6丁目22番

10号

⑪出 願 人 富士通株式会社

川崎市中原区上小田中1015番地

個代 理 人 弁理士 辻実

外1名

明 細 魯

1 ・ 発明の名称

電子自動変速機の車速計測法

2・特許請求の範囲

3・発明の詳細な説明

(産業上の利用分野)

本発明は、測定された車速とアクセル路込量とから電子制御装置が最適変速段を決定し、変速機を制御する電子自動変速機の車速計測法に関し、

特に車速を検出するためのセンサの故障等に対しても誤った車速の計測を防止しうる安全性の高い電子自動変速機の車速計測法に関する。

(従来技術)

近年自動車等の車両には、変速動作を自動化する自動変速機が盛んに利用されている。この自動変速機には、マイクロコンピュータ等の電子回路を制御装置に用い、各センサからの出力に基いて最適変速段を演算により決定し、変速機の歯車切換装置を変速制御する電子自動変速機が開発されている。

係る電子自動変速機では、電子制御装置に予じめ、車速とアクセルペダル路込益とに応じた最適変速段との関係をテーブルとして用意しておき、検出した車速及びアクセルペダル路込益からテーブルを索引し、最適変速段を引き出し、変速機を最適変速段に制御するものである。

従って、車速の計測の良否が変速段の決定をた 右するので重要である。

従来、この車速の計測には、車両の駆動軸に車

速センサを設け、この車速センサの出力から車速 を得ていた。

(従来技術の問題点)

(発明の目的)

本苑明の目的は、係る電子自動変速機において 、誤った車速の計測を防止することができる車速 計測法を提供するにある。

(発明の概要)

本発明では、車速とアクセルペダルの踏込量を

備える。 2 はクラッチ本体であり、周知の摩擦ク ラッチで構成され、レリーズレバー2aを有する もの、3はクラッチアクチュエータであり、クラ ッチ本体2の係合量を制御するため、そのピスト ンロッド3aがレリーズレバー2aを駆動するも のである。4は油圧機構であり、5は変速機アク チュエータであり、後途するものである。 6 は同 期 噛 合 式 変 速 機 で あ り 、 変 速 機 ア ク チ ュ エ ー タ 5 により駆動され変速動作を行なうものであり、ク ラッチ2と接続されたインプットシャフト(入力 軸) 6 a、出力軸(駆動軸) 6 b、変速段(ギャ 位置) を検出するギャ位置センサ6 c とを備えて いる。フはセレクトレバーであり、運転者により 操作され、『N』レンジ(中立位置)、『D』レ ンジ(自動変速)、『1』レンジ(1速)、『2 】レンジ(2速)、「3】レンジ(1、2、3速 の自動変速)、『R』レンジ(後退)の各レンジ をそのレバーポジションによって選択でき、選択 されたレンジを示す選択信号SPは、セレクトセ ンサ7 aによって出力される。8 a は回転センサ

(実施例)

第 1 図は本発明を実現するための一実施例ブロック図であり、図中、1 はエンジンであり、吸入 気体(空気又は混合気) 量を制御するスロットル バルブを含むものであり、フライホイール 1 a を

であり、インプットシャフト6aの回転数を検出 するためのもの、8bは車速センサであり、駆動 軸 6 b の回転数から車速を検出するためのもの、 10はエンジン回転センサであり、フライホイー ルlaの回転数を検出してエンジンlの回転数を 検出するたものものである。9はマイクロコンピ ュータで構成される電子制御装置であり、胸算処 理を行なうプロセッサ9aと、変速機6、クラッ チ3を制御するための制御プログラムを格納した リードオンリーメモリ (ROM) 9bと、出力ポ - ト 9 c と、 入力ポート 9 d と、 演算結果等を格 納するランダムアクセスメモリ(RAM)9eと 、これらを接続するアドレス・データバス(BU S)9 f とで構成されている。出力ポート9 c は 、クラッチアクチュエータ3、油圧機構4、変速 機アクチュエータ5に接続され、これらを駆動す る 駅 助 信 号 C D V 、 P D V 、 A D V を 出 力 する。

一方、入力ポート 9 d は、各種センサ 6 c 、 7 a 、 8 a 、 8 b 、 1 0 及び後述するアクセルペダル、ブレーキペダルに接続され、これらの検出信

号を受ける。 1 1 はアクセルペダルであり、アクセルペダル 1 1 の踏込量を検出するセンサ 1 1 a (ポテンションメータ)を有するもの、 1 2 はブレーキペダル 1 2 の踏込 最を検出するセンサ 1 2 a (ポテンションメータ)を有するものである。

第 2 図は前述のクラッチ、変速機アクチュエータ 3 、 5 、油圧機構 4 の構成図であり、図中、T はタンク、 P 油圧はポンプ、 V 1 は開閉弁であり、これらにより油圧機構 4 を構成している。

クチュエータ 5 0 および 5 5 はその段付 シリンダ 5 3 および 5 8 の各々阿室 5 3 a 、 5 3 b および 58 a、 58 b に袖圧が作用したとき図示の中立 状態にあり、各々室53aおよび58aに油圧が 作用すると第1のピストン51および56は第2 のピストン52および57を伴って図において右 方に移動し、また、各々室53bおよび58bに 油圧が作用すると第1のピストン51および56 のみが図において左方に移動するようになってい る。このセレクトアクチュエータ50の宝53 a および 5 3 b は 流路 切換弁 V 5 および V 6 を 介 し てポンプP(開閉弁V」を介して)或はタンクT へそれぞれ進通する。又、シフトアクチュエータ 55 も 室 5 8 a お よ び 5 8 b は 流路 切換 弁 V っ お よびVaを介してポンプP(開閉弁Viを介して) 或はタンクTへそれぞれ選通する。

従って、図の状態では変速機 6 はニュートラル状態にあり、駆動信号 A D V 4 により流路切換弁Vっをポンプ P 側に、駆動信号 A D V 3 により流路切換弁S 切換弁 V B をタンク T 側に連通すると、変速機

ッチ2の係合量を出力するものである。

従って、駆動信号 C D V 1 により開閉弁 V 2 を 閉とすると油圧が窓 3 3 a に付与され、ピストン 3 1 は右方に移動し、クラッチをオフ(断)として、駆動信号 C D V 2、 C D V 3により開閉弁 V 5、 V 4 を開とすると、窓 3 3 a の油圧が開放され、ピストン 3 1 は左方に移動し、クラッチ 2 を オンする。開閉弁 V 4 は駆動信号 C D V 3 によっ てパルス駆動されるので、クラッチ 2 は徐々にオン(接)する。

又、変速機アクチュエータ5はセレクトアクチュエータ50とシフトアクチュエータ55とで構成されている。このセレクトおよびシフトアクチュエータ50および55は3位置に停止することができる構成となっており、段付シリング53および56と、第1のピストン51および56と、終第1のピストンと 接合する 筒状の第2のピストン52 および56 よが図示しないで速機6のインターナルレバーに係合している。 阿ア

は4次となる。第4速の状態から第5速への変速 信号があった場合には、先ず駆動信号ADV3及 びADV4により流路切換弁Vョ及びVァをポン プP側に進通することによりシフトアクチュエー タ55を図示の中立状態に戻す。次に駆動信号A D V 1 により 旅路 切換弁 V G をポンプ P 側に、 駆 動信号ADV2により流路切換弁Vs をタンクT 何に進通し、セレクトアクチュエータ50を第5 速ーリバースセレクト位置に作動する。次に駆動 信号ADV3により流路切換弁VaをポンプP側 に、 駆動信号ADV4により流路切換弁Vっをタ ンクT側に連通し、シフトアクチュエータ55を 第5速位置へ作動して変速機を第5速に変速させ このように駆動信号ADV1,ADV2及 **びADV3,ADV4により流路切換弁Vs,V** 5 及び V B , V 7 を作動して、セレクトアクチュ エータ50とシフトアクチュエータ55を交互に 作動することにより各変速段への変速操作を行う ことができる。

次に第1図及び第2図の実施例構成の全体動作

について説明する。

電子制御装置9のプロセッサ9aは入力ポート 9dからセレクトレバー7の操作位置を示す位置 センサフaからの選択餌号SPを受け、走行レン ジを認識するとともに、後述するように車速セン サ8 b からの駆動軸回転信号WP、回転センサ8 a からの入力軸回転信号 IP、エンジン回転セン サ10からのエンジン回転信号RPを、周期的に 入力ポート9dから受ける。プロセッサ9aはこ れから後述の加く車波Vを演算し、RAM9eに 格納する。 又アクセルペダル I I の踏込量 A Pを センサ11aから入力ポート9dを介し受け、R AM9 eに格納するとともに、ROM9 bのプロ グラムの一部として格納されている車速V、路込 最 A P に対応するシフトマップより最適変速段を 水める。即ち、ROM9bには第3図に示す如く 、車速と踏込量に応じたシフトマップがテーブル として格納されている。図においてⅠ、Ⅱ、Ⅲ、 IV、 V は各変速段であり、実線はシフトアップ時 点線はシフトダウン時の変速段の境界線である

時には、プロセッサ9aはクラッチ駆動倡号CDVを出力ポート9cを介しクラッチアクチュエータ3の電磁弁V5、クラッチアクチュエータ3の電磁弁V5、V4の開制御に従い窒33aの油圧を解放することによってピストンロッド3aを徐々に左方に駆動する。これによりクラッチ2は第4図のaの如く、クラッチ2の係合量が変化し、クラッチ2は断の状態から半クラッチの状態を経て接の状態となる。

さて、本発明では、前述の最適変速段を得るための単速 V を求めるのに、次のようにしている。

第 5 図は、 第 1 図構成における車速の計測のためのセンサ要部構成図であり、 図中、 第 1 図と同一のものは同一の記号で示してあり、 T R E は車輪 (タイヤ) である。入力軸回転センサ 8 a は、入力軸 6 a の歯車の歯を磁気検出によって検出するマグネットピックアップで構成され、 その出力信号 I P は入力軸 6 a の回転速度に比例する周波数のパルス列である。エンジン回転センサ 1 0 は

一方、クラッチは、前述の変速動作時や発進時時止時に制御され、停止時や前述の変速動作時に建動作に先立ち、プロセッサ9aがクラッチ駆動信号CDVをクラッチアクチュエータ3に出りカポート9cを介し送ることによりクラッチ33のシリンダ33の室33aに31a)を右方へ復帰せしめて、レリーズレく徐々にクラッチを断とする。逆に発進時や変速動作終了

フライホイール 1 a の突起を検出してパルスを出力するものであり、そのパルス周波数はエンジンの回転数に比例する。 駆動軸回転(車速) センサ8 b は、駆動軸 6 b の回転数に比例する周波数のパルスを出力するものである。 尚、エンジン回転センサ10の出力の代りに、ガソフェンジンの場合には、イグニッションパルスを用いてもよい。

次に、本発明に係る車速計測法について第 1 図 及び第 5 図を用いて説明する。

各センサ 8 a、 8 b、 1 0 のパルス出力は、入力ポート 9 d に入力される。入力ポート 9 d の 4 センサ 8 a、 8 b、 1 0 に対応する受信部には各ルカウンタ (タイマ) 9 0 d、 9 1 d、 9 2 d が設けられており、各センサ 8 a、 8 b、 1 0 のパルス間隔 W 1 、 W 2 、 W 5 をクロックパルスを計数することで計測する。

入力ポート 9 d で計測されたパルス間隔 W ₁ 、 W ₂ 、 W ₅ は B U S 9 f を介しプロセッサ 9 a に 通知される。

.

プロセッサ9aはパルス間隔W」を用いて入力 軸回転数IPRを放箕する。このパルス間隔Wi は入力軸回転数IPRに反比例するから、計数を k 」とすれば、入力軸回転数 I P R は次式で与え られる.

$$IPR = k_1 / W_1 \tag{1}$$

演算された入力軸回転数IPRは、データメモ り9eに格納される。

又、プロセッサ 9 a はパルス間隔Wa を用いて エンジン回転数RPRを複算する。このパルス間 脳W s はパルス間隔W j と同様にエンジン回転数 RPRに反比例するから、係数をkzとすれば、 エンジン回転数RPRは次式で与えられる。

$$R P R = k_2 / W_2$$
 (2)

演算されたエンジン回転数 R P R は、データメ モリ9eに格納される。

これらは、エンジンの回転数制御や変速操作制 御のための状態質号に用いられるが、本発明では 単速の計測にも利用される。

格納しておき、これを計測されたパルス間隔W2 で索引して車速Vェを求めてもよい。この場合、 全てのパルス間隔W2に対応する車速Vaをマッ プとして格納しておくと、格納容量が大となるの で、パルス間隔W々の一定間隔毎の車波Vェを格 納しておき、その間のパルス間隔W2 に対する車 速 V s は補間により求めると良い。

又、このパルス間隔Waは一定周期内の複数の パルス間隔W2の平均値を用いてもよい。

このようにして、データメモリ9 e に 3 つの車 逃 Vı 、 V 2 、 V a が揃うと、プロセッサ 9 a は これらの多数決論理を取って真の車速Vを決定す る。即ち、プロセッサ9 a はこれら3 つの車速 V 1、 V2、 V5 を比較し、これらの間で一致する 車速を真の車速Vとして、データメモリ9eに格 納する。この車速は前述の通り、最適変速段の決 定に用いられる。勿論、この車速の決定は、クラ ッチ2が接続されていることをプロセッサ9aが 識別して行なう。

(発明の効果)

即ち、変速機 B の現変速段 G P は、データメモ り9eに格削されているから、プロセッサ9aは . 現変速段 G P の速度比 m を用いて、入力軸及び エンジン回転数IPR、RPRから各々第1、第 2の車速V」、V2を次式により資質する。

$$V_1 = I P R / m \tag{3}$$

$$V_2 = R P R / m \tag{4}$$

この損算された単速Vı、V2はデータメモリ 9 e 格納にされる。

一方、車速センサ10の出力RPから得られた パルス間HKWzを用いてプロセッサ9aは第3の 車巡Vs を演算する。車速センサ10は駆動軸 6 bの回転を検出するものであるから、このパルス 間隔W2 は車速に反比例する。従って、係数を k s とすれば、車速Vs は次式で与えられる。

$$V_{5} = k_{5} / W_{2}$$
 (5)

この演算された第3の車速Vsは、データメモ り 9 e に格納される。 第 3 の車速 V z を求めるの に、予じめ各パルス間隔W2に対応する車速V5 を水めておき、マップデータとしてメモリ9bに

以上説明したように、本発明によれば、車速と アクセルペダルの路込量を検出し、駐車速と誤路 込量とから電子制御装置が最適変速段を決定し、 変速機を削御する電子自動変速機の車速計測法に おいて、該変速機の入力軸の回転数を計測するた めの第1のセンサからの入力軸回転信号、エンジ ン回転数を計測するための筋2のセンンからエン ジン回転値号及び駆動軸の回転を検出する第3の センサからの駆動軸回転信号の各々を単速に変換 し、得られた3つの車速の多数決論理により車速 を決定するようにしているので、いずれかのセン サからの出力が設信号又はいずれかのセンサが故 節 であっても 誤った 車速の計測を防止できるとい う効果を奏する。特に、従来の如く同種のサンサ を多低化した場合には、一方が誤信号となると多 方も誤信号となる確立が高いが、本発明では異種 の軸回転を検出しているため、この確率が低く、 一層正しい車速の計測が可能となる。又、第1、 第2のセンサは予じめ入力軸、エンジン回転数の 検出のため殴けられているので、特にセンサを設 ける必要もなく容易に実現できるという効果も奏する。

従って、常に正しい車速の計測が可能となるので、 誤った 最適変速段が選択されることがなく、 不意のシフトダウン、 シフトアップが生じない から、 車周の安全 運行に大いに寄与する。

尚、本発明を一実施例により説明したが、本発明の主旨の範囲内で種々の変形が可能であり、これらを本発明の範囲から排除するものではない。 4・図面の簡単な説明

第1 図は本発明の実現のための一実施例全体ブロック図、第2 図は第1 図構成のアクチュエータ構成図、第3 図は第1 図構成に用いられるシフトマップ構成図、第4 図は第1 図構成におけるクラッチ動作説明図、第5 図は本発明に係る車速計測法のための要部構成図である。

図中、 1 … エンジン、 6 … 変速機、 8 a、 8 b … センサ、 9 電子制御装置、 1 0 … センサ、 1 1 … アクセルペダル。

特許出願人 いすぶ自動車株式会社(外1名)

